



### FPGA-SPARTAN III-XC3S400

#### مشخصات:

- ساخته شده بر پایه معماری پیشرفته RISC
- چگالی ۷۴۸۸۰ سلول منطقی
- کنترل امپدانس ترمینال به صورت دیجیتالی
- دارای ۶۳۳ پین I/O
- نرخ تبادل اطلاعات ۶۲۲ Mb/S
- پشتیبانی از DDR، DDR۲ و SDRAM تا نرخ ۳۳۳Mb/s
- دارای مولتی پلکسر سریع
- دارای ضرب کننده ۱۸ در ۱۸
- دارای ۱۸۷۲ کیلوبایت حافظه بلوکی RAM
- دارای ۵۲۰ کیلوبایت حافظه RAM توزیع شده
- دارای ۸ I/O دیفرانسیل استاندارد از جمله LVDS و RSDS
- بازه سیگنال ورودی از ۷۱،۱۴ تا ۷۳،۴۶۵
- ۸ کانال ADC ۱۰ بیتی
- پشتیبانی از دو نرخ داده DDR
- شیفت دهنده فاز با رزولوشن بالا